**(Eclypse )** **Zynq-7000 APSoC Geliştirme Kartı Teknik Şartnamesi**

1. Geliştirme Kartının Xilinx üreticisine ait XC7Z020-1CLG484C entegresini içermelidir.
2. Geliştirme Kartı en az 1 GiB DDR3L hafıza entegresine sahip olmalı.
3. Geliştirme Kartı 16 MB Quad-SPI Flash içermelidir.
4. Geliştirme Kartında Gigabit Ethernet PHY portu olmalıdır.
5. Geliştirme Kartında USB-JTAG programlama devresi olmalıdır.
6. Geliştirme Kartında USB-UART köprü olmalıdır.
7. Geliştirme Kartında microSD kart slotu olmalıdır.
8. Geliştirme Kartında en az 2 adet SYZYGY Standardında Zmod portu olmalıdır.
9. Geliştirme Kartı en az iki adet kullanıcı direnci ve Led bulunmalıdır.
10. Geliştirme Kartı en az iki adet 12 pinli Pmod portu içermelidir.
11. Geliştirme Kartının paket içeriğinde 12 Volt 5 Amper adaptör olmalıdır.